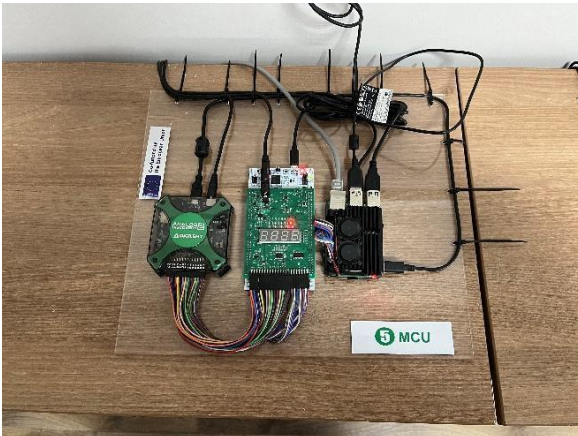
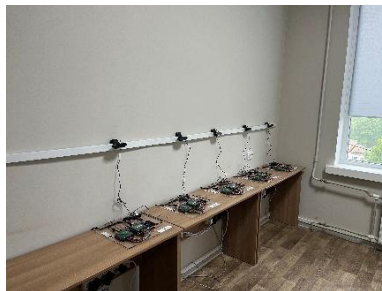


Лабораторії SREE з MCU платами (5 робочих міст) і FPGA платами (5 робочих міст)



Приклади web-інтерфейсу

