

План роботи гуртка

«Цифровий дизайн електронних систем»

На 2 семестр 2023-2024 н.р.

Керівник гуртка: доцент кафедри РТВС, к.т.н., доцент Іванець С.А.

№	Тема	Місяць
1.	Організаційне засідання членів гуртка. Формування складу гуртка. Налаштування комунікації. Формування загального плану роботи на семестр. Загальний огляд архітектури мікропроцесорів. Причини появи архітектури RISC V.	Березень 2024
2.	Архітектура однокітного процесора RISC V. Тракт виконання інструкції I-типу.	Березень 2024
3.	Архітектура однокітного процесора RISC V. Тракт виконання інструкції S-типу.	Квітень 2024
4.	Архітектура однокітного процесора RISC V. Тракт виконання інструкції B-типу.	Квітень 2024
5.	Архітектура однокітного процесора RISC V. Тракт виконання інструкції R-типу.	Травень 2024
6.	Реалізація однокітного процесора RISC V на мові Verilog.	Травень 2024
7.	Реалізація однокітного процесора RISC V на мові Verilog.	Червень 2024